

## Аннотация

Пояснительная записка 59 страниц, 12 таблиц, 50 рисунков, 15 источников.

SDH – синхронная цифровая иерархия, STM – синхронный транспортный модуль, секция, тракт, ВР – контроль четности чередуемых битов, индикация, ошибки, программный интерфейс.

Объектом разработки является программный интерфейс к лабораторной работе «Принцип контроля битовых ошибок в SDH». Разработка осуществляется с использованием языка программирования С#.

Цель работы – выбор среды разработки программного интерфейса, разработка теоретической, практической, анимационной и тестовой части программного интерфейса, с последующим применением разрабатываемого программного интерфейса в учебном процессе.

В процессе работы рассматриваются основные понятия, используемые в технологии SDH, рассматривается принцип контроля битовых ошибок на различных уровнях передачи сети SDH, выбирается среда разработки программного интерфейса, разрабатывается теоретическая, практическая и тестовая часть. Рассматриваются правила безопасности жизнедеятельности при работе с персональным компьютером.